[프로젝트 제목]

|  |  |  |  |
| --- | --- | --- | --- |
| 능력단위(NCS 기준) | 통합 구현(2001020206\_16v4) | 개발기간 | 2017.11.09~2017.11.10(9시간) |
| 프로그램 개요 | [DB 설계에 관한 간략한 개요 및 저장 프로시저를 구현하여 이를 이용하는 응용 소프트웨어를 제작한다는 내용을 기재] |
| 능력단위 요소 및 수행 준거(훈련내용) | 1. 연계 데이터 구성하기2. 연계 매카니즘 구성하기3. 내외부 연계 모듈 구현하기 |
| 설계및실행화면 | [DB 다이어그램][구현한 저장 프로시저 목록 캡쳐 이미지][실행 화면] |
| 기타 |  |